

Semiconductor Device Physics

2 units (required selection (D))

Yasuo Ohno · PROFESSOR / MATERIAL SCIENCE AND DEVICE, DEPARTMENT OF ELECTRICAL AND ELECTRONIC ENGINEERING

Target 半導体電子デバイスの動作およびその原理を理解することを目的とする。

Outline まず電子デバイスの基本となる半導体の基礎的性質および各種接合・界面について解説する。その後、種々の電子デバイスの構造、動作原理、諸特性について述べる。

Fundamental Lecture “Semiconductor Physics”(1.0)

Requirement 「半導体工学」を履修しておくこと。

Goal

1. バイポーラトランジスタの動作原理が理解できる
2. 電界効果トランジスタの動作原理が理解できる

Schedule

1. 半導体の基礎
2. 半導体の電気伝導
3. pn 接合の直流特性
4. pn 接合の空乏層の解析および交流特性
5. 金属-半導体界面
6. 絶縁体-半導体界面
7. バイポーラトランジスタの基本動作
8. バイポーラトランジスタの諸特性
9. ヘテロバイポーラトランジスタ
10. MOS 型電界効果トランジスタ
11. 接合型電界効果トランジスタ
12. 集積回路
13. メモリ, CCD
14. パワーデバイス
15. 予備日
16. 定期試験

Evaluation Criteria 到達目標が達成されているか試験 75%, レポート 25% で評価し、あわせて 60% 以上であれば合格とする

Relation to Goal (D) 専門基礎 30%, (E)[主目標] 専門分野 (物性デバイス)70%

Textbook 松波, 吉本著「半導体デバイス」共立出版

Reference ”Physics of Semiconductor Devices”, by S.M.Sze (John Wiley & Sons, 1981)

Contents <http://cms.db.tokushima-u.ac.jp/cgi-bin/toURL?EID=216218>

Student Able to be taken by only specified class(es)

Contact

⇒ Ohno (E 棟 2 階南 A-7, +81-88-656-7438, ohno@ee.tokushima-u.ac.jp)

MAIL

Note 授業を受ける際には、2 時間の授業時間毎に 2 時間の予習と 2 時間の復習をしたうえで授業を受けることが、授業の理解と単位取得のために必要である。