

## Electronic Circuits

2 units (selection)

Tetsushi Ueta · PROFESSOR / INTELLIGENT SYSTEMS, DEPARTMENT OF INFORMATION SCIENCE AND INTELLIGENT SYSTEMS

**Target)** 電子回路を構成するデバイスに関して物理的に解説し、電子回路の基本を習得する。

**Outline)** 半導体の動作原理を理解し、ダイオードの特性、BJT, FET の動作原理を数理的に学ぶ。また、バイアスと小信号等価回路に分離して電子回路を考えることを念頭に、その増幅度や周波数特性、入出力インピーダンスなどの性能を設計する。オペアンプなどの応用回路についても言及する。

**Keyword)** *semiconductor, diode, transistor, FET, 増幅回路, オペアンプ*

**Fundamental Lecture)** “[Lecture and Exercise in Electric Circuits](#)”(1.0)

**Relational Lecture)** “[Integrated Circuits](#)”(0.5), “[Linear System Analysis](#)”(0.5), “[System design and experiment](#)”(0.5)

**Requirement)** 電気回路および演習で用いるフェザー法、重ね合わせの理、キルヒホッフの法則等の理解は必須であり、電気回路および演習を受講せずに電子回路の講義を受けることは難しい。

**Notice)** 教科書の購入は必須である

**Goal)** 電子デバイスとその応用回路について理解する

**Schedule)**

1. 電気回路の復習
2. 真性半導体、不純物半導体とキャリア
3. PN 接合とダイオード
4. バイポーラトランジスタ (BJT) および FET の動作原理と特性 I
5. バイポーラトランジスタ (BJT) および FET の動作原理と特性 II
6. 脈流とバイアスおよび小信号等価回路
7. BJT, FET の交流特性と等価回路
8. 中間試験
9. エミッタ接地増幅回路 (バイアスの設定と小信号等価回路)
10. 入出力インピーダンスと整合, FET ソース接地増幅回路
11. 電力増幅回路
12. BJT, FET の周波数特性
13. 差動増幅回路とオペアンプ
14. 帰還増幅の原理と発振回路
15. 期末試験
16. 総括講義

**Evaluation Criteria)** 受講態度 (10%), 定期試験 (90%) を基準に総合的に評価する。

**Textbook)** 本質を学ぶためのアナログ電子回路入門, 宮入圭一監修, 阿部克也著, 共立出版

**Reference)** 随時資料等を授業中に配布する

**Webpage)** <http://risa.is.tokushima-u.ac.jp>

**Contents)** <http://cms.db.tokushima-u.ac.jp/cgi-bin/toURL?EID=216206>

**Student)** Able to be taken by student of other department and faculty

**Contact)**

⇒ Ueta (AIT 507, +81-88-656-7501, [tetsushi@ait.tokushima-u.ac.jp](mailto:tetsushi@ait.tokushima-u.ac.jp)) MAIL (Office Hour: Wednesday, afternoon)

**Note)**

- ◇ 「集積回路工学」の基礎的知識を本講義で習得する。また、「システム設計および実験」の応用回路の基礎を本講義で学ぶ
- ◇ 授業を受ける際には、2時間の授業時間毎に2時間の予習と2時間の復習をしたうえで授業を受けることが、授業の理解と単位取得のために必要である
- ◇ 授業計画 1~15 は、総括講義において、中間期末試験の結果等をもとに達成度評価を行なう